

Sigle : INF1643 Gr. 01

Titre : Architecture des ordinateurs II

Session : Hiver 2025 Horaire et local

Professeur : Rahmani, Naim Mohamed

1. Description du cours paraissant à l'annuaire :

Objectifs

Comprendre le fonctionnement global d'un ordinateur et de ses composants. Comprendre la communication entre les différentes parties matérielles et logicielles d'un ordinateur à l'aide du langage assembleur.

Contenu

Rappel sur la représentation des nombres, arithmétique en compléments et codes numériques. Structure interne des ordinateurs : processeur, mémoire, entrées/sorties, bus. Modèle du processeur : registres, unité arithmétique et logique, modes d'adressage, gestion de la pile. Introduction à la programmation sur un microcontrôleur et au langage assembleur. Programmation des ports d'entrée/sortie sur un microcontrôleur en langage de haut niveau. Ce cours comporte des séances obligatoires de travaux pratiques (TP) de trois heures par semaine.

Descriptif – Annuaire

2. Objectifs spécifiques du cours :

À la fin de ce cours, l'étudiant(e) sera en mesure de :

- Présenter les concepts fondamentaux des microprocesseurs.
- Décrire le rôle des composantes et le fonctionnement d'un microprocesseur et d'un ordinateur.
- Introduire les techniques de base de programmation en assembleur HCS12 et en langage C.

Le cours couvre 6 des 12 qualités requises des diplômé(e)s telles que définies dans les normes d'agrément des programmes de génie au Canada (<http://www.engineerscanada.ca/fr/ressources-en-matiere-dagrément>).

a. Qualité 1 : Connaissances en génie

b. Qualité 2 : Analyse de problèmes

c. Qualité 3 : Investigation

d. Qualité 4 : Conception

e. Qualité 5 : Utilisation d'outils d'ingénierie

f. Qualité 6 : Travail individuel et en équipe

Les qualités 2, 3, et 4 sont mesurées dans ce cours pour fins de rétroaction.

Objectifs spécifiques	Qualité	Indicateurs	Introduit	Développé	Utilisé
<ul style="list-style-type: none"> Résoudre des problèmes spécifiques à l'aide d'un microprocesseur. 	2	2. Formuler un processus de résolution de problèmes, comprenant des approximations et des hypothèses.	X		
<ul style="list-style-type: none"> Concevoir, développer, tester et évaluer des prototypes sur les microcontrôleurs HCS12 et Arduino. 	3	2. Mettre en œuvre des investigations documentaires, des expériences et/ou des prototypes.	X		
	4	3. Créer des modèles, simulations, prototypes, et faire des tests.	X		
	4	4. Vérifier la conformité de la conception par rapport au cahier des charges.	X		

3. Stratégies pédagogiques :

L'approche générale est interactive et conçue en vue d'impliquer l'étudiant(e) dans la construction et l'utilisation des savoirs. Divers modèles d'enseignement seront utilisés dont :

- Mode d'enseignement en présentiel, sauf trois séances qui seront données en non-présentiel.
- L'exposé interactif
- L'apprentissage par problèmes
- L'apprentissage coopératif
- La discussion et les exercices pratiques
- Les travaux pratiques et un projet de conception

Séances de cours :

- Les connaissances seront présentées sous forme de cours magistraux.
- Le matériel du cours sera mis à la disposition des étudiant(e)s sur Moodle.

Séances de TP et projet :

- Les séances de TP auront lieu en présentiel sous la supervision de l'assistant(e) à l'enseignement. La présence à ces séances est obligatoire selon les dates prescrites dans la section plan de cours détaillé;
- Le projet et les séances de TP permettront la mise en œuvre des concepts acquis ;
- Les logiciels requis seront disponibles au laboratoire pour la partie pratique ;
- Une liste des composantes sera fournie aux étudiant(e)s pour réaliser leurs laboratoires et le projet ;
- Les étudiant(e)s peuvent aussi pratiquer à distance avec les simulateurs (Trace 32, <https://www.lauterbach.com/frames.html?home.html> et Tinkercad, <https://www.tinkercad.com/#/>) pour les travaux prescrits et le projet. Des tutoriels sur l'utilisation de ces simulateurs seront mis à la disposition des étudiant(e)s ;
- Si les étudiant(e)s disposent de leur propre matériel (p. ex. carte Arduino Mega ou Uno et composantes électroniques), ils/elles peuvent l'utiliser pour les TP et/ou le projet ;
- La chronologie des séances de laboratoires sera disponible sur le site Moodle du cours ;
- Un rapport final est à remettre une semaine après la séance de travaux pratiques.

NB : Le responsable de laboratoire fournira de l'aide uniquement pour la mise à disposition et l'utilisation du matériel. La présence à l'heure indiquée au laboratoire est obligatoire.

Examens de mi-session et final seront en mode présentiel.

Les attentes :

- Les étudiant(e)s investissent au moins 90 heures de travail personnel en plus des 45 heures de cours et des heures de TP.
- Les étudiant(e)s qui s'inscrivent à ce cours doivent s'assurer qu'ils ont accès à : un ordinateur (avec un système d'exploitation Windows); une connexion Internet; une webcam; un microphone; la suite Office 365 (les étudiant(e)s ont un accès gratuit à la suite Office 365).

Lien utile : [Modalités de tenue des séances de travaux pratiques \(TP\) et de projets dans les laboratoires de génie](#)

4. Heures de disponibilité ou modalités pour rendez-vous :

Sur rendez-vous par courriel : rahmna01@uqo.ca

5. Plan détaillé du cours sur 15 semaines :

Semaine	Thèmes	Dates
1	Introduction Présentation du plan de cours <ul style="list-style-type: none"> • Mise en contexte • Objectifs du cours • Organisation du cours • Rappels sur les systèmes de numération • Arithmétique binaire des nombres signés et non signés 	13 janv. 2025
2	Structure interne des ordinateurs <ul style="list-style-type: none"> • Opérations dans l'unité Arithmétique et Logique (ALU) • Logiciel et matériel : Langage machine et de haut niveau. Dispositifs d'entrée et de sortie. Stockage de données. Communication. Technologie. Performance. Architecture d'un ordinateur monoprocesseur <ul style="list-style-type: none"> • Schéma bloc et fonctionnement global d'un ordinateur • Architectures RISC et CISC TD1 : Rappel sur les bases d'encodage. Performance. Principes généraux des microcontrôleurs. Conception structurée des programmes. Groupe A et Groupe B : mercredi 22 janv. 2025	20 janv. 2025
3	Principes généraux des microcontrôleurs <ul style="list-style-type: none"> • Un microcontrôleur typique • Exécution du code (instructions) • Le développement de logiciel (<i>firmware</i>) pour les microcontrôleurs Introduction au microcontrôleur HCS12 <ul style="list-style-type: none"> • Aperçu • Les registres et les mots d'états • Modes d'adressage • Le jeu d'instructions de base • Structure d'une instruction : adressage et format 	27 janv. 2025

	<p>TD2 : Registres. Mode d'adressage. Programmation en langage assembleur. Groupe A : lundi 27 janv. 2025 Groupe B : mercredi 29 janv.2025</p>	
4	<p>Introduction à la programmation en assembleur HCS12</p> <ul style="list-style-type: none"> • Instructions de stockage • Instructions de transfert • Instructions arithmétiques • Instructions logiques • Instructions de test • Instructions de branchement • Outils de développement logiciels et matériels • Outils de développement pour HCS12. Débogage 	03 fév. 2025
5	<p>Programmation avancée en langage assembleur</p> <ul style="list-style-type: none"> • Sous-programmes. La gestion de la pile • Structures remarquables • Tableaux & chaînes de caractères • Piles • Interfaçage E/S • Outils de développement pour HCS12 : Débogage. • Sous-programmes. La gestion de la pile. Interfaçage E/S. <p>TP1 : Introduction au microcontrôleur HCS12. Groupe A : lundi 10 févr. 2025 Groupe B : mercredi 12 févr. 2025</p>	10 févr. 2025
6	<p>Introduction à la programmation en langage C</p> <ul style="list-style-type: none"> • Structure générale du langage C • Organisation générale des programmes • Les types, constantes et variables • Les structures de contrôle • Les bibliothèques standards <p>Présentation de l'énoncé des projets aux étudiants – Le cycle de développement du projet – Les exigences – Sélection des équipes</p>	17 févr. 2025 (Non-présentiel)
7	<p>Arduino : Programmation en langage C</p> <ul style="list-style-type: none"> • Déclaration et utilisation des fonctions • Gestion d'interruptions • Interfaçage E/S avec l'Arduino : DEL, potentiomètre, bouton-poussoir, afficheur 7-segments <p>TP2 : Programmation en langage assembleur. Groupe A : lundi 24 févr. 2025 Groupe B : mercredi 26 févr. 2025</p>	24 févr. 2025

8	Semaine d'études	03 mars 2025
9	Examen de mi-session	10 mars 2025
10	<p>Arduino : Programmation en langage C (suite)</p> <ul style="list-style-type: none"> • Interfaçage E/S avec l'Arduino : afficheurs LCD, capteur de distance, manette de jeux, boucliers • Interfaçage avec <i>Processing</i> <p>TP3 : Introduction à l'Arduino et à la programmation en langage C. Groupe A : lundi 17 mars 2025 Groupe B : mercredi 19 mars 2025</p>	17 mars 2025 (Non-présentiel)
11	<p>Arduino : Programmation avancée en langage C</p> <ul style="list-style-type: none"> • Introduction aux pointeurs • Type du pointeur • Initialisation d'un pointeur • Utilisation des pointeurs • Structures. Unions. <p>TP4 : Interfaçage E/S avec l'Arduino : DEL et bouton-poussoir. Groupe A : lundi 24 mars 2025 Groupe B : mercredi 26 mars 2025</p>	24 mars 2025 (Non-présentiel)
12	<p>Arduino : Programmation avancée en langage C (suite).</p> <ul style="list-style-type: none"> • Présentations : sujets spéciaux en programmation avancée en langage C sur Arduino. Discussion sur le projet <p>TP5 : Arduino : Programmation avancée en langage C. Groupe A : lundi 31 avril 2025 Groupe B : mercredi 2 avril 2025</p>	31 mars 2025
13	Présentation des projets d'étudiants	07 avril 2025
14	EXAMEN FINAL	14 avril 2025
15	Lundi de Pâques - Férié	21 avril 2025

6. Évaluation du cours :

La pénalité de retard pour la remise d'un travail est de **20 % des points** par jour (y compris les jours fériés et les fins de semaine).

Outils d'évaluation	Pondération	Indicateurs mesurés
Examen de mi-session	20 %	2.2
Examen final	30 %	2.2

Travaux pratiques	25 %	4.3
Projet	25 %	3.2 et 4.4

Par **indicateur mesuré**, on entend qu'à la fin du cours, un niveau de performance (0, 1, 2, 3) est donné pour chaque indicateur et pour chaque étudiant(e), selon la grille ci-dessous :

Indicateurs	Niveau 0	Niveau 1	Niveau 2	Niveau 3
2.2. Formuler un processus de résolution de problème, comprenant des approximations et des hypothèses.	Formulation du processus de résolution inacceptable et traitement inadéquat des approximations et des hypothèses	Formulation du processus de résolution acceptable, mais traitement partiel des approximations et des hypothèses	Formulation du processus de résolution et traitement des approximations et des hypothèses acceptables	Formulation du processus de résolution et traitement des approximations et des hypothèses remarquables
3.2. Mettre en œuvre des investigations documentaires, des expériences et/ou des prototypes.	Mise en œuvre inacceptable	Mise en œuvre partielle	Mise en œuvre acceptable	Mise en œuvre remarquable
4.3. Créer des modèles, simulations, prototypes, et faire des tests.	Création de modèles, simulations, prototypes et/ou exécution de tests inadéquates ou inexistantes	Création acceptable de modèles, simulations, prototypes, mais exécution de tests insuffisante	Création de modèles, simulations, prototypes et/ou exécution de tests adéquats	Création de modèles, simulations, prototypes et/ou exécution de tests remarquables
4.4. Vérifier la conformité de la conception par rapport au cahier des charges.	Vérification inadéquate ou inexistante	Vérification partielle	Vérification acceptable	Vérification exhaustive

7. Politiques départementales et institutionnelles :

- Politique du département d'informatique et d'ingénierie relative à la tenue des examens
- Note sur le plagiat et sur la fraude
- Politique relative à la qualité de l'expression française écrite chez les étudiants et les étudiantes de premier cycle à l'UQO

8. Principales références :

Notes de cours :

- Des notes de cours seront fournies couvrant la matière du cours.

Référence recommandée :

- H-W. Huang, *HCS12/9S12: An Introduction to Software and Hardware Interfacing*, Delmar Cengage Learning, 2010.

Autres références :

- F D.A. Patterson, J.L. Hennessy, *Computer Organization and Design: The Hardware/Software Interface*, Morgan Kaufmann, 2013.
- A. Tanenbaum, *Architecture de l'ordinateur*, Pearson, 2005.

- F.M. Cady, *Microcontrollers and Microcomputers: Principles of Software and Hardware Engineering*, Oxford University Press, 2010.
- S. Monk, *Arduino : Les bases de la programmation*, Pearson, 2013.
- C. Tavernier, *Arduino : Maîtriser sa programmation et ses cartes d'interfaces*, Dunod, 2011.

9. Page Web du cours :

<https://moodle.uqo.ca>